



МИНИСТАРСТВО ПРОСВЕТЕ, НАУКЕ И ТЕХНОЛОШКОГ РАЗВОЈА
РЕПУБЛИКЕ СРБИЈЕ
ЗАЈЕДНИЦА ЕЛЕКТРОТЕХНИЧКИХ ШКОЛА РЕПУБЛИКЕ СРБИЈЕ



ДВАДЕСЕТ ДРУГО РЕГИОНАЛНО ТАКМИЧЕЊЕ

ЗАДАЦИ

ИЗ

ЕЛЕКТРОНИКЕ ЗА УЧЕНИКЕ ТРЕЋЕГ РАЗРЕДА

број задатка														
1	2	3	4	5	6	7	8	9	10	11	12	13	14	Укупно бодова
број бодова														
3 -1	3 -1	3 -1	3 -1	3 -1	5	10	10	10	10	10	10	10	10	100 -5

мај 2016.



**УПУТСТВО
(ОБАВЕЗНО ПРОЧИТАТИ!)**

Питања и задаци су припремљени у складу са наставним програмима предмета Електроника I и Електроника II.

Провера знања траје 120 минута. При раду такмичари могу да користе само прибор за писање и лични калкулатор.

Одговор на питање, односно решење постављеног задатка треба писати читко, обавезно на месту које је за то предвиђено.

Учесници такмичења самостално дају одговоре на питања и решавају постављене задатке. За време рада мора да влада тишина. Такмичар који не поштује ова правила биће дисквалификован и удаљен са такмичења.

За свако питање и задатак дат је број бодова на насловној страни. Највећи могући укупан број бодова је 100.

САВЕТИ

Свако питање и задатак треба пажљиво прочитати да бисте разумели шта се захтева.

Уколико нисте потпуно сигурни који од предложених одговора на постављено питање треба заокружити, таква питања треба оставити без одговора. Тако се не добијају бодови „на срећу”, али се сигурно избегавају негативни бодови.

Није мудро да се дуго задржавате на питањима и задацима код којих, у датом тренутку, не можете са сигурношћу да одредите тачан одговор, односно да сагледате решење постављеног задатка. Усредсредите се на питања и задатке који следе. Након тога, преостало време посветите решавању задатака које сте „прескочили”.

Срећно!



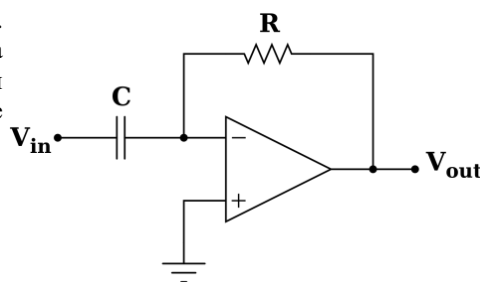
1. Од чега зависи динамичка отпорност диоде?

- а) од положаја радне тачке
- б) од температуре
- в) од напона на диоди
- г) није понуђен одговор

2. Инверзни режим биполарног NPN транзистора је:

- а) када су спојеви база-емитор и колектор-база поларисани директно
- б) када је спој база-емитор поларисан директно, а спој колектор-база инверзно
- в) када је спој колектор-база поларисан директно, а спој база-емитор инверзно
- г) није понуђен одговор

3. На слици је приказано коло за диференцирање. Ако је T време трајања правоугаоног импулса који се доводи на улаз овог кола, вредности компонената R и C се бирају тако да буде задовољен услов:



- а) $RC \gg T$
- б) $RC \ll T$
- в) $RC = T/2$
- г) није понуђен одговор

4. Реални операциони појачавач:

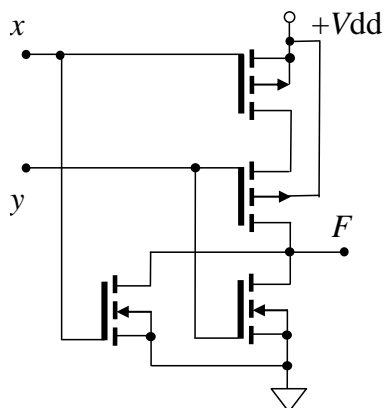
- а) може да ради као линеарни појачавач без повратне спреге
- б) не може да ради као линеарни појачавач без повратне спреге
- в) може да ради без повратне спреге ако је реализован у CMOS технологији
- г) није понуђен одговор

5. Униполарни JFET транзистори су при напону $V_{GS} = 0V$ (напон гејт-сорс):

- а) непроводни
- б) проводни
- в) зависи да ли је у питању N - канални или P – канални JFET
- г) није понуђен одговор



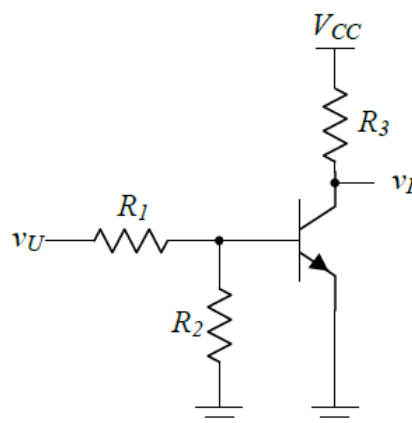
6. а) Која логичка функција је реализована колом са N- каналним и P-каналним MOSFET транзисторима, које је приказано на слици ?
 б) Написати логички израз за реализовну функцију.
 в) Попунити таблицу истинитости. Напон од 0 V означити са 0, а напон $+V_{DD}$ са 1.



x	y	F



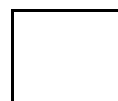
7. Одредити и графички представити карактеристику преноса $v_I = f(v_U)$ кола приказаног на слици ако се улазни напон мења у границама $-5V < v_U < 5V$. Познати су параметри:
 $V_{CC} = 12V$, $\beta = 40$, $R_1 = 10\text{ k}\Omega$, $R_2 = 20\text{ k}\Omega$,
 $R_3 = 2\text{ k}\Omega$, $V_{CES} \approx 0V$, $V_{BE} = V_{BES} = 0.7V$.





ЕЛЕКТРОНИКА

ДВАДЕСЕТ ДРУГО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2016.

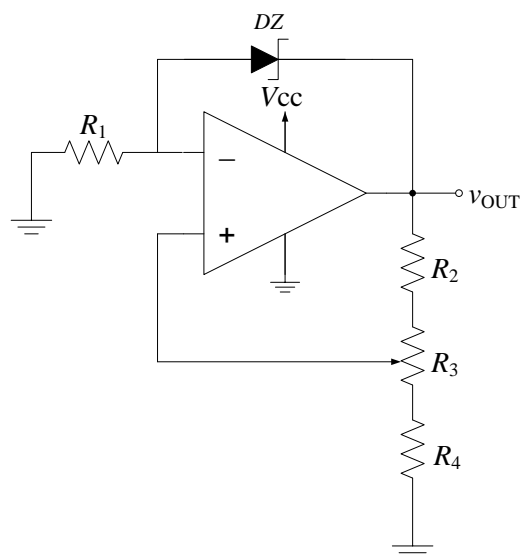




8. Једносмеран референтни напон v_{OUT} који генерише коло на слици може да се мења променом положаја клизача потенциометра R_3 . Ако су познати параметри: $V_Z = 3V$, $V_{CC} = 15V$, $R_3 = 10\text{ k}\Omega$ и $R_4 = 10\text{ k}\Omega$,

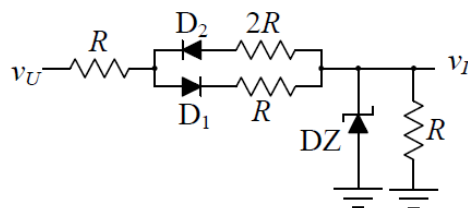
а) одредити вредност отпорности R_2 тако да максимална вредност излазног напона v_{OUT} буде једнака напону напајања V_{CC} .

б) одредити минималну вредност напона v_{OUT} на основу израчунате вредности отпорности R_2 .



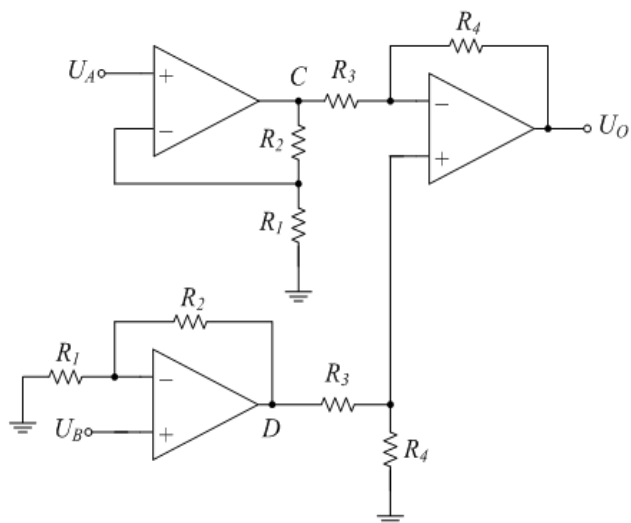


9. За коло са слике одредити и нацртати карактеристику преноса $v_I = f(v_U)$. Познати су параметри кола: $R = 1 \text{ k}\Omega$, $V_D = 1 \text{ V}$, $V_Z = 3 \text{ V}$.



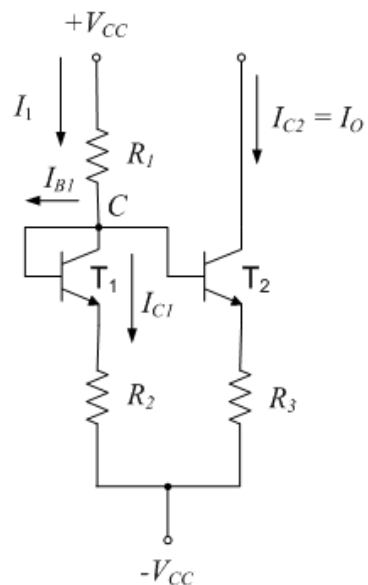


10. За коло, реализовано са три идеална операциона појачавача, дато на слици, написати израз за излазни напон у функцији улазних напона и вредности отпорника.





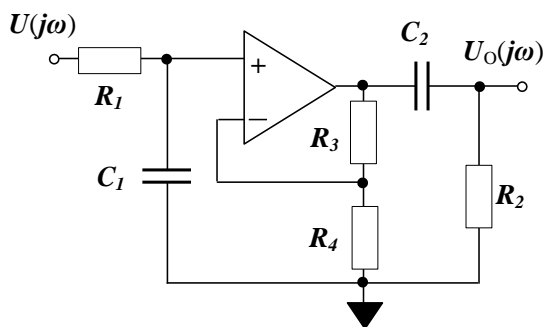
11. Израчунати елементе извора константне струје, који треба да даје струју $I_O = 3\text{mA}$, ако су транзистори идентични ($V_{BE1} = V_{BE2} = 0.7\text{V}$) и ако су познате вредности елемената у колу: $V_{CC} = \pm 10\text{V}$, $R_1 = 15\text{k}\Omega$ и $R_2 = 1\text{k}\Omega$.





12. У колу, приказаном на слици, примењен је операциони појачавач који се може сматрати савршеним: појачање не зависи од учестаности, а улазна отпорност (импеданса) је бесконачно велика. Одредити фреквенцијску карактеристику овог кола:

$$W(j\omega) = \frac{U_O(j\omega)}{U(j\omega)}$$



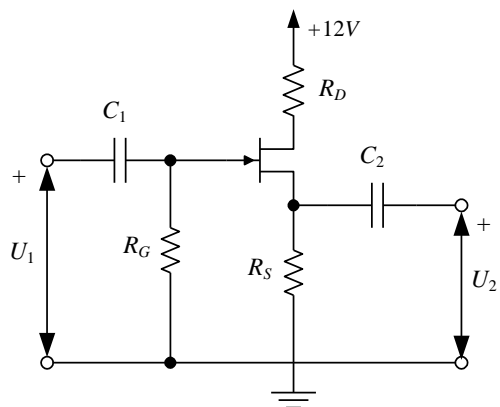


13. За појачавач са заједничким сорсом који је приказан на слици:

а) Нацртати еквивалентну шему за мале сигнале.

б) Извести израз за напонско појачање.

в) Одредити вредност напонског појачања ако је $R_D = 1\text{ k}\Omega$, $R_S = 1\text{ k}\Omega$ и $g_m = 5\text{ mA/V}$.





- 14.** Нацртати Колпицов осцилатор са FET транзистором.

