



МИНИСТАРСТВО ПРОСВЕТЕ РЕПУБЛИКЕ СРБИЈЕ  
ЗАЈЕДНИЦА ЕЛЕКТРОТЕХНИЧКИХ ШКОЛА РЕПУБЛИКЕ СРБИЈЕ



## СЕДАМНАЕСТО РЕПУБЛИЧКО ТАКМИЧЕЊЕ

### ПИТАЊА И ЗАДАЦИ ИЗ ЕЛЕКТРОНИКЕ ЗА УЧЕНИКЕ ТРЕЋЕГ РАЗРЕДА

број задатка														Укупно бодова
1	2	3	4	5	6	7	8	9	10	11	12	13	14	
број бодова														100 -5
3 -1	3 -1	3 -1	3 -1	3 -1	6	6	6	8	14	15	8	14	8	

јун 2011.



## УПУТСТВО

### (ОБАВЕЗНО ПРОЧИТАТИ!)

Питања и задаци су припремљени у складу са наставним програмима предмета Електроника I и Електроника II.

Провера знања траје 120 минута. При раду такмичари могу да користе само прибор за писање и лични калкулатор.

Одговор на питање, односно решење постављеног задатка треба писати читко, обавезно на месту које је за то предвиђено. У случају да је расположиви простор за решавање задатка недовољан, може да се користи последња, празна страница. Неопходно је назначити број питања, односно задатка на које се наставак решавања односи. На дну простора предвиђеног за решавање одређеног задатка назначити да постоји наставак на крају рада.

Учесници такмичења самостално дају одговоре на питања и решавају постављене задатке. За време рада мора да влада тишина. Такмичар који не поштује ова правила биће дисквалификован и удаљен са такмичења.

За свако питање и задатак дат је број бодова на насловној страни. Највећи могући укупан број бодова је 100.

## САВЕТИ

Свако питање и задатак треба пажљиво прочитати да бисте разумели шта се захтева.

Уколико нисте потпуно сигурни који од предложених одговора на постављено питање треба заокружити, таква питања треба оставити без одговора. Тако се не добијају бодови “на срећу”, али се сигурно избегавају негативни бодови.

Није мудро да се дуго задржавате на питањима и задацима код којих, у датом тренутку, не можете са сигурношћу да одредите тачан одговор, односно да сагледате решење постављеног задатка. Усредсредите се на питања и задатке који следе. Након тога, преостало време посветите решавању задатака које сте “прескочили”.

*Срећно!*



1. Типичан радни напон светлеће диоде (LED) је

а) од 1,5 V до 2,5 V.

б) око 0,6 V.

в) око 5 V.

г) није понуђен тачан одговор.

2. Дарлингтонов спој је погодан за употребу у колима где је потребно постићи:

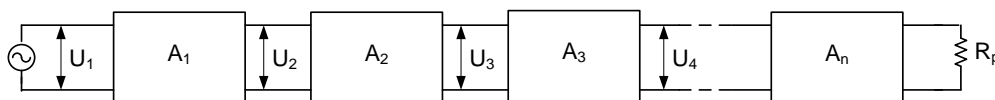
а) мало струјно појачање,

б) велико струјно појачање,

в) малу излазну опторност,

г) није понуђен тачан одговор.

3. На слици је дат вишестепени појачавач. Ако је напон  $U_1 = 2\text{ V}$ , а појачања појачавача  $A_1 = 2$ ,  $A_2 = 5$  и  $A_3 = 6$ , колико је напон  $U_4$ ?



а) 20 V.

б) 60 V.

в) 120 V.

г) Није понуђен тачан одговор.

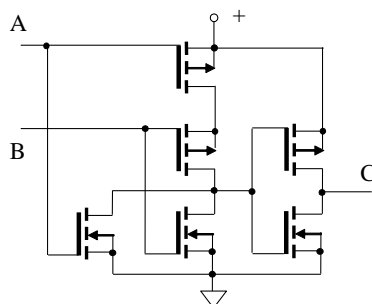
4. На слици је приказано коло са комплементарним MOS –транзисторима које представља:

а) логичко И-коло,

б) логичко НИ-коло,

в) логичко ИЛИ-коло,

г) није понуђен тачан одговор.



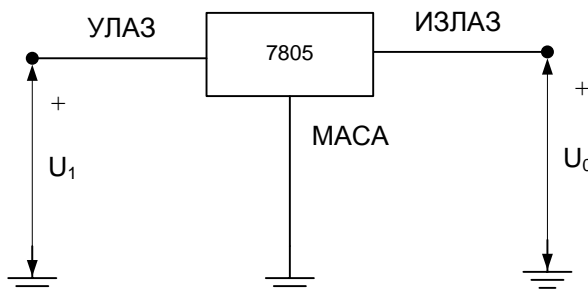
5. Колики је излазни напон интегрисаног стабилизатора напона са слике?

а) 5 V.

б) -5 V.

в) 78 V.

г) Није понуђен тачан одговор.





6. Нацртати појачавач са заједеничким сорсом и аутоматским преднапоном.

---

7. Нацртати Колпицов осцилатор са биполарним транзистором.

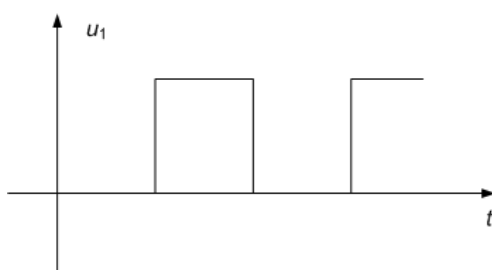
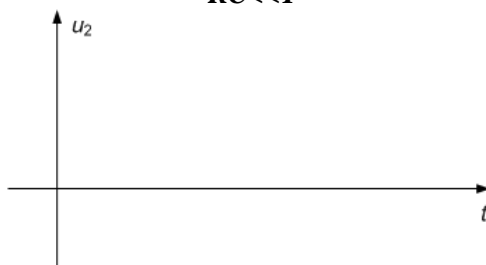
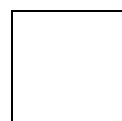
---

8. Нацртати астабилни мултивибратор у TTL техници.

---



9. а) Нацртати шему пасивног кола за диференцирање.  
б) Нацртати таласне облике напона на излазу овог кола за случај када је  $RC \ll T$  и случај када је  $RC > T$ , ако је таласни облик напона на улазу кола  $u_1(t)$  дат на слици.  
в) Написати израз за фреквенцијску карактеристику овог кола,  $W(j\omega)$ .

 $RC \ll T$  $RC > T$ 

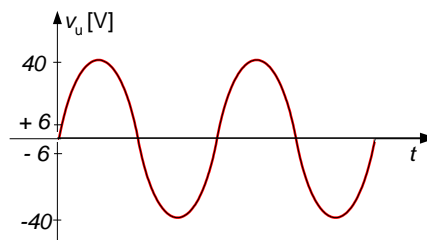
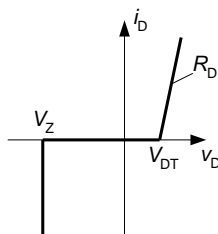
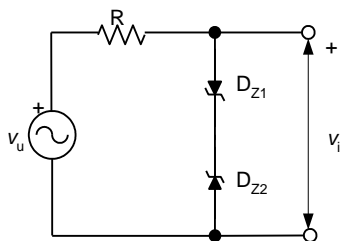


10. За коло ограничавача приказано на слици позната је вредност отпорности  $R = 1\text{k}\Omega$  и карактеристика Зенер диода која је дата на графику, при чему су вредности елемената на дијаграму  $V_Z = 5,4\text{V}$ ,  $V_{DT} = 0,6\text{V}$  и отпорност директно поларисане диоде  $R_D = 10\Omega$ .

а) Одредити општи израз за излазни напон  $v_I$  у зависности од улазног напона  $v_U$ .

б) Нацртати преносну карактеристику  $v_I = f(v_U)$ .

в) Нацртати временски дијаграм излазног напона  $v_I(t)$  на графику, за  $v_U(t) = 40 \sin \omega t$ .





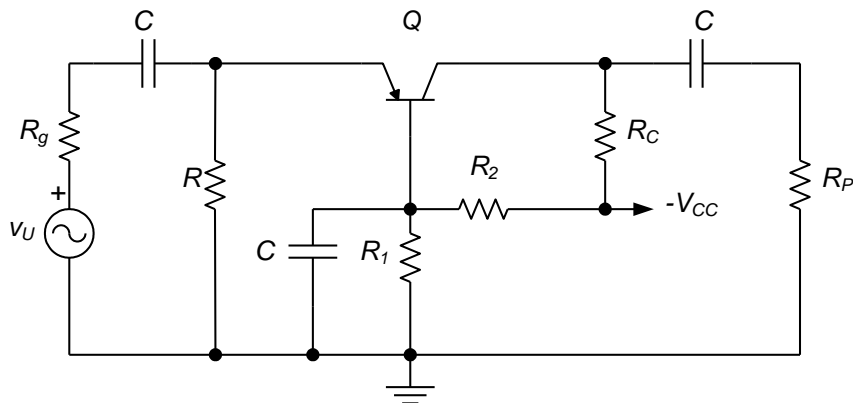
11. На слици је приказано коло појачавача са заједничком базом.

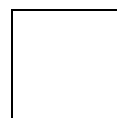
а) Нацртати еквивалентну шему кола за мале сигнале са пи параметрима.

б) Израчунати бројне вредности параметара  $g_m$  и  $r_\pi$ , улазну отпорност  $R_U$  и излазну отпорност  $R_I$ .

в) Израчунати напонско појачање  $A_V = v_I / v_U$ .

Познато је:  $R_C = 8 \text{ k}\Omega$ ,  $R_1 = 10 \text{ k}\Omega$ ,  $R_2 = 50 \text{ k}\Omega$ ,  $R_P = 30 \text{ k}\Omega$ ,  $R = 2,2 \text{ k}\Omega$ ,  $R_g = 100 \text{ }\Omega$ ,  $C = \infty$ ,  $\beta_0 = 100$ ,  $V_{BE} = -0,6 \text{ V}$ ,  $V_T = 25 \text{ mV}$  и  $V_{CC} = 10 \text{ V}$ .







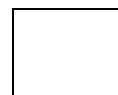
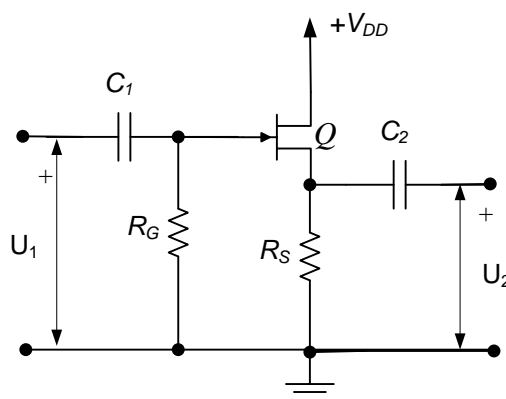
12. На слици је приказан појачавач са заједничким дрејном.

а) Одредити отпорност отпорника  $R_S$  и вредност појачања напона.

б) Одредити отпорност отпорника  $R_S$  тако да појачање напона буде 0,8.

Вредности елемената у колу су:  $R_g = 10 \text{ k}\Omega$ ,  $R_G = 10 \text{ M}\Omega$ ,  $U_{GS} = 2,24 \text{ V}$ ,  $I_D = 4 \text{ mA}$ ,

$g_m = 2 \frac{\text{mA}}{\text{V}}$ ,  $C_1 = 0,01 \text{ }\mu\text{F}$ ,  $C_2 = 0,5 \text{ }\mu\text{F}$  и  $V_{DD} = 12 \text{ V}$ .



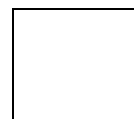
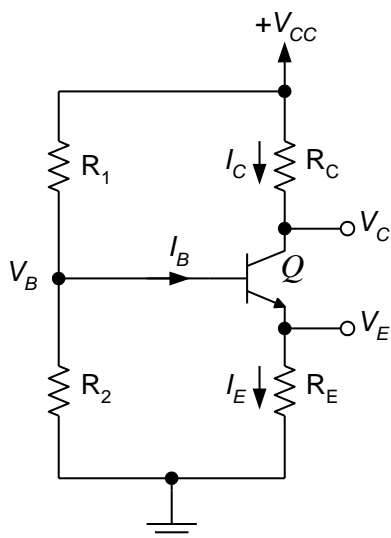


13. За коло приказано на слици:

а) Одредити струје и напоне назначене у колу подразумевајући да транзистор ради у активном режиму.

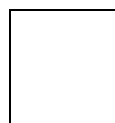
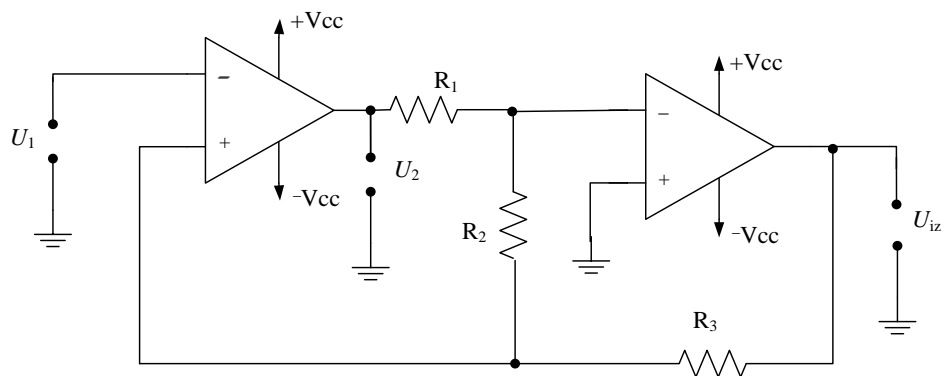
б) Одредити минималну вредност отпорника  $R_C$  тако да транзистор ради на ивици засићења ( $V_{CES}=0,3\text{ V}$ ).

Познато је: струјно појачање транзистора  $\beta_F=100$ ,  $V_{BE}=0,7\text{ V}$ ,  $I_{CBO}=0\text{ mA}$ ,  $R_1=100\text{ k}\Omega$ ,  $R_2=10\text{ k}\Omega$ ,  $R_E=1\text{ k}\Omega$ ,  $R_C=2\text{ k}\Omega$  и  $V_{CC}=12\text{ V}$ .





14. Ако су у колу приказаном на слици употребљени идеални операциони појачавачи, а отпорност отпорника  $R_3$  је  $R_3 = 10 \text{ k}\Omega$ , одредити вредности отпорности отпорника  $R_1$  и  $R_2$  тако да излазни напон износи  $U_{iz} = -2U_2 = 6U_1$ .





**ЕЛЕКТРОНИКА**

[www.viser.edu.rs](http://www.viser.edu.rs)

**СЕДМНАЕСТО РЕПУБЛИЧКО ТАКМИЧЕЊЕ, јун 2011.**



[www.viser.edu.rs](http://www.viser.edu.rs)