



МИНИСТАРСТВО ПРОСВЕТЕ РЕПУБЛИКЕ СРБИЈЕ
ЗАЈЕДНИЦА ЕЛЕКТРОТЕХНИЧКИХ ШКОЛА РЕПУБЛИКЕ СРБИЈЕ



ЧЕТРНАЕСТО РЕПУБЛИЧКО ТАКМИЧЕЊЕ

ПИТАЊА И ЗАДАЦИ

ИЗ

ЕЛЕКТРОНИКЕ

ЗА УЧЕНИКЕ ТРЕЋЕГ РАЗРЕДА

број задатка													Укупно бодова
1	2	3	4	5	6	7	8	9	10	11	12	13	
број бодова													100 -5
3 -1	3 -1	5 -1	5 -1	10	10	10	13	10	13	5	5 -1	8	

мај 2008.

УПУТСТВО

(ОБАВЕЗНО ПРОЧИТАТИ!)

Питања и задаци су припремљени у складу са наставним програмима предмета Електроника I и Електроника II.

Провера знања траје 120 минута. При раду такмичари могу да користе само прибор за писање и лични калкулатор.

Одговор на питање, односно решење постављеног задатка треба писати читко, обавезно на месту које је за то предвиђено. У случају да је расположиви простор за решавање задатка недовољан, може да се користи последња, празна страница. Притом је неопходно назначити број питања, односно задатка на које се наставак решавања односи. На дну простора предвиђеног за решавање одређеног задатка назначити да постоји наставак на крају рада.

Учесници такмичења самостално дају одговоре на питања и решавају постављене задатке. За време рада мора да влада тишина. Такмичар који не поштује ова правила биће дисквалификован и удаљен са такмичења.

За свако питање и задатак дат је број бодова на насловној страни. На питања са предложеним одговором, заокружен тачан одговор доноси назначени број бодова. За погрешан одговор добија се један негативан бод. Највећи могући укупан број бодова је 100.

САВЕТИ

Свако питање и задатак преба пажљиво прочитати да бисте разумели шта се захтева.

Уколико нисте потпуно сигурни који од предложених одговора на постављено питање треба заокружити, таква питања треба оставити без одговора. Тако се не добијају бодови “на срећу”, али се сигурно избегавају негативни бодови.

Није мудро да се дуго задржавате на питањима и задацима код којих, у датом тренутку, не можете са сигурношћу да одредите тачан одговор, односно да сагледате решење постављеног задатка. Усредсредите се на питања и задатке који следе. Након тога, преостало време посветите решавању задатака које сте “прескочили”.

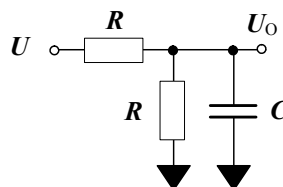
Срећно!

1. У поређењу са силицијумским диодама које садрже PN -спој, напон прага вођења Шотки-диоде је:
- мањи,
 - приближно једнак,
 - већи.

2. Појачавач са биполарним транзистором у споју са заједничким колектором има:
- малу улазну и малу излазну отпорност,
 - малу улазну и велику излазну отпорност,
 - велику улазну и малу излазну отпорност,
 - велику улазну и велику излазну отпорност.

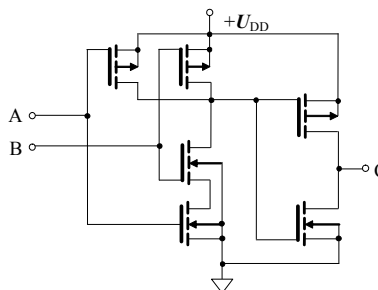
3. На слици је приказано пасивно коло које је примењено као филтер пропусник ниских учестаности. Гранична учестаност овог филтра одређена је изразом:

- $2\pi RC$,
- πRC ,
- $\frac{1}{\pi RC}$,
- $\frac{1}{2\pi RC}$.

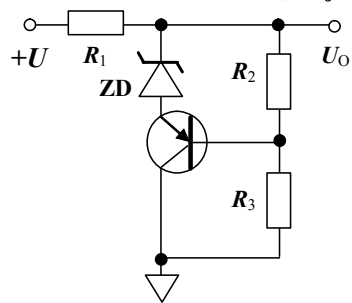


4. На слици је приказано коло са комплементарним MOS -транзисторима које представља:

- логичко И-коло, $C = A \cdot B$,
- логичко ИЛИ-коло, $C = A + B$,
- логичко НИ-коло, $C = \overline{A \cdot B}$,
- логичко НИЛИ-коло, $C = \overline{A + B}$.

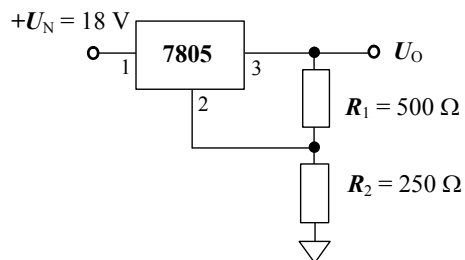


5. У колу приказаном на слици примењен је силицијумски транзистор чије је појачање струје од базе до колектора довољно велико, да се струја базе може занемарити у односу на остале струје у колу. Под претпоставком да је улазни напон довољно висок да се Ценер-диодa налази у стању пробоја, одредити општи израз за вредност излазног напона U_O .



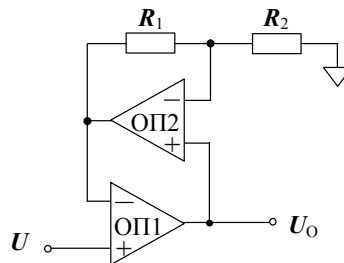
6. На слици је приказан подесиви извор напона остварен помоћу интегрисаног трополног стабилизатора (регулатора) позитивног напона 7805. Коло се напаја из извора нестабилног напона $+U_N$. Стабилизатор 7805 даје на свом излазу, мерено између прикључака 2 и 3, напон једнак $U_S = 5\text{ V}$.

Под претпоставком да се струја стабилизатора која тече кроз прикључак 2 може занемарити, одредити вредност излазног напона U_O .

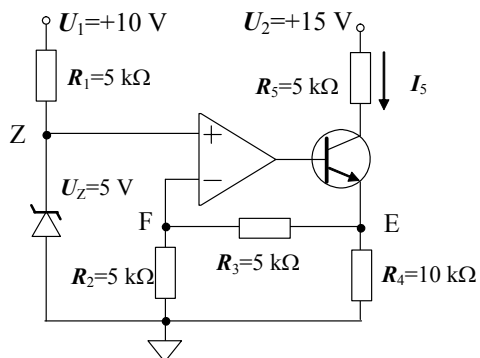


7. У колу приказаном на слици примењени су савршени (идеални) операциони појачавачи. Одредити општи израз за појачање овог кола:

$$A_U = \frac{U_o}{U}$$



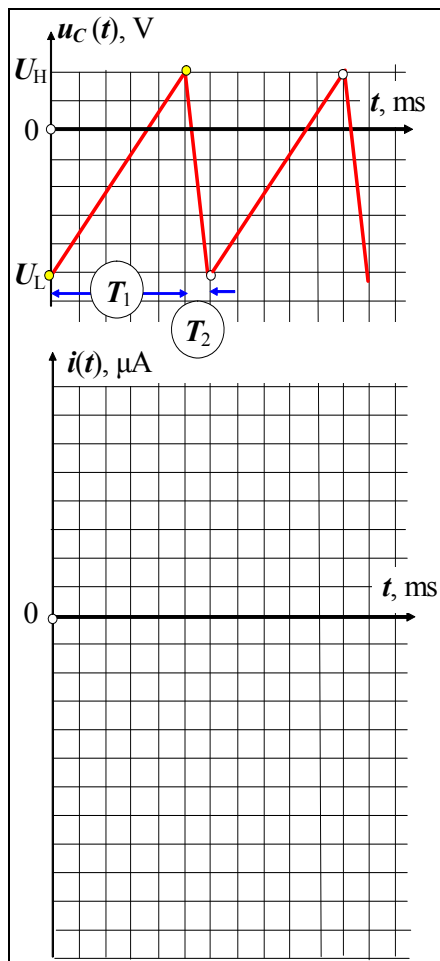
8. У колу приказаном на слици примењен је савршени (идеални) операциони појачавач. Под претпоставком да је појачање струје од базе до колектора транзистора довољно велико, да се струја базе може занемарити у односу на струју емитора и струју колектора, одредити вредност струје I_5 , која пролази кроз отпорник R_5 .



9. На слици је приказан таласни облик напона на крајевима кондензатора.

а) Одредити вредности струја I_1 и I_2 које теку кроз кондензатор, чија је капацитивност $0,1 \mu\text{F}$, током временских интервала $T_1 = 35 \text{ ms}$ и $T_2 = 7 \text{ ms}$, ако је $U_H = 2 \text{ V}$ и $U_L = -5 \text{ V}$.

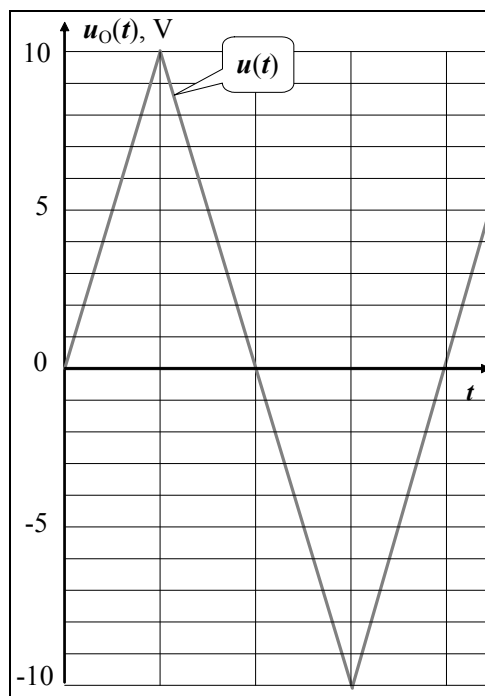
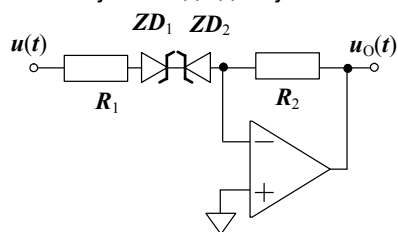
б) Нацртати таласни облик струје кроз кондензатор.



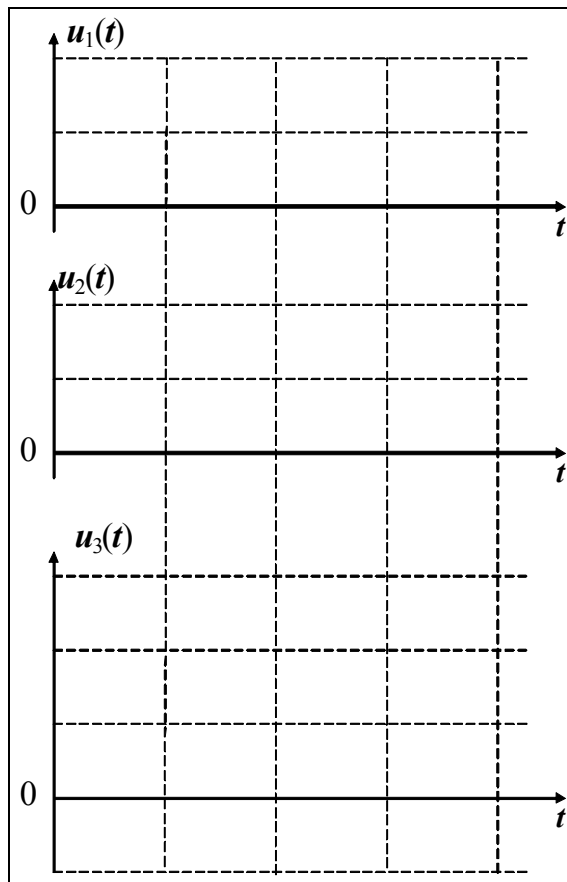
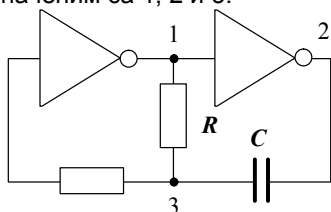
10. У колу, приказаном на слици, примењен је савршени (идеални) операциони појачавач и две идентичне Ценер-диоде, чији је напон пробоја при инверзној поларизацији, U_Z , једнак 5 V, а напон вођења при директној поларизацији, U_F , једнак 1 V. Вредности отпорности у колу су:

$R_1 = 1 \text{ k}\Omega$ и $R_2 = 2 \text{ k}\Omega$.

- а) Одредити максималну вредност (амплитуду) излазног напона U_m при побуди периодичним сигналом симетричног троугаоног таласног облика амплитуде 10 V.
б) Нацртати временски таласни облик сигнала који се тада добија на излазу кола.

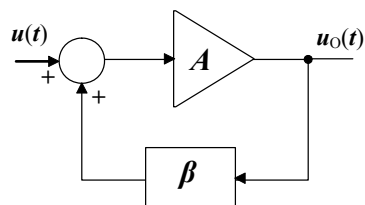


11. На слици је приказан осцилатор остварен са логичким инверторима у CMOS-техници. Нацртати таласне облике напона у карактеристичним тачкама кола означеним са 1, 2 и 3.



12. Укупно појачање система са повратном спрегом, приказаног на слици, одређено је изразом:

- а) $1 + \beta A$,
 б) $1 - \beta A$,
 в) $\frac{A}{1 + \beta A}$,
 г) $\frac{A}{1 - \beta A}$.



13. За коло приказано на слици, под претпоставком да се карактеристика Ценер-диоде ZD може представити приказаним дијаграмом,

а) написати израз којим је одређена карактеристика преноса овог кола $U_O(U)$.

б) нацртати карактеристику преноса која приказује однос улазне и излазне величине, $U_O(U)$, ако је $U_F = 1 \text{ V}$, $U_Z = 5 \text{ V}$.

